



Projekt-/ Studien-/ Bachelorarbeit

Integration einer selbst entwickelten VHDL-Hardware in einem Embedded System

Motivation:

Die Entwicklung von Prototypen technischer Geräte mit integrierten Mikroprozessoren wird zunehmend in FPGAs realisiert. Es lassen sich sogar komplette Embedded Systeme mit Mikroprozessor auf einem FPGA implementieren. Diese vorgefertigten Prozessoren werden mit unterschiedlichster Peripherie ausgeliefert, die aber für individuelle Aufgaben um eigene Hardware erweitert werden muss.



Aufgabenbeschreibung:

Ein Teil dieser Arbeit beschäftigt sich mit der Einarbeitung in die Thematik der Embedded Systeme, bei der wir Ihnen natürlich gerne helfen. Im Anschluss daran soll eine selbst entwickelte VHDL-Hardware-Komponente an den Bus eines Embedded Systems angebunden werden. Dazu ist neben der Untersuchung der Busstruktur des jeweiligen Embedded Systems auch die praktische Umsetzung in VHDL erwünscht.

Ansprechpartner:

Prof. Dr.-Ing. R. Bermbach
Dienstzimmer: Raum 688, Gebäude L
Tel.: 05331-939 42620
eMail: r.bermbach@ostfalia.de

Dipl.-Ing. (FH) M. Krüger
Dienstzimmer: Raum 219, Gebäude A
Tel.: 05331-939 43320
eMail: math.krueger@ostfalia.de

Wir arbeiten Sie gerne ein!

