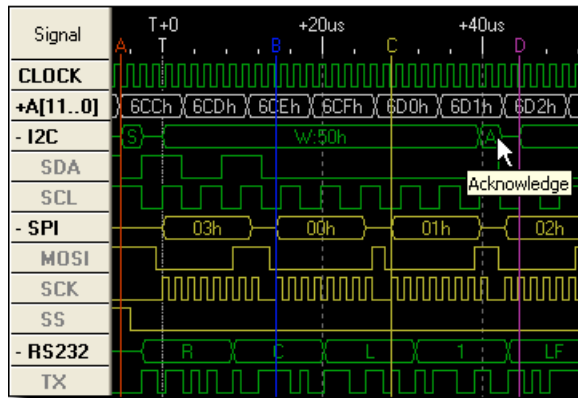




Projektarbeit „Logikanalysator“

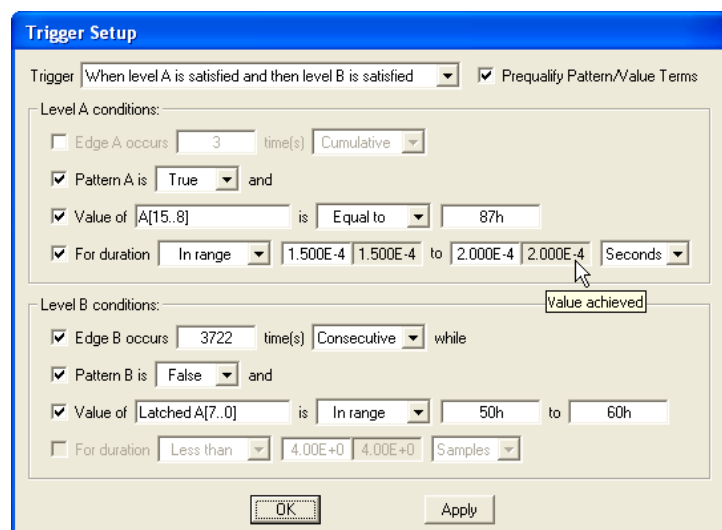


Das Labor für Datentechnik befaßt sich u.a. mit Digital- und Mikroprozessortechnik in diskreter Realisierung und in programmierbaren Bausteinen (GALs, FPGAs). Für die Entwicklung von digitalen Schaltungen und Mikrocomputersystemen ist die Verwendung eines leistungsfähigen Logikanalysators häufig zwingend notwendig.



Im Rahmen der Projektarbeit ist es Ihre Aufgabe sich in einen Logikanalysator einzuarbeiten, der seine Meßergebnisse per USB-Schnittstelle zum PC überträgt und dort in einem Windows-Programm dem Benutzer präsentiert. Unter Ausnutzung seiner Features sind Beispiele zu entwickeln, die seine verschiedenen Anwendungsmöglichkeiten demonstrieren.

Diese Beispiele sind in einem Laborversuch zusammenzufassen, um anderen Studierenden die Arbeit mit dem Logikanalysator näher zu bringen.



Bei Interesse bzw. Fragen bitte Herrn Prof. Dr.-Ing. Bermbach oder Herrn Dipl.-Ing. Kupfer (R216) ansprechen.